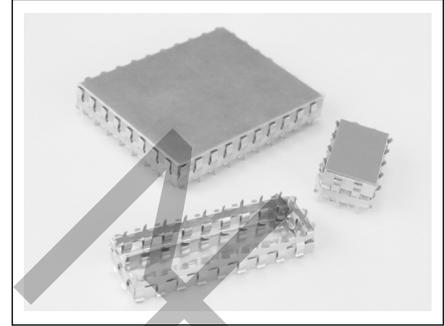


印制板芯片屏蔽部件

随着电子技术的快速发展，印制板所引起的电磁兼容问题已变的越来越突出。导致印制板出现电磁兼容问题的主要有两类器件：一类是类似于 CPU、DSP、FPGA 等高速大规模数字器件，另一类是 VCO、LAN、混频器等高频模拟器件，前者的工作信号为准周期方波信号，其频域特征是宽带离散干扰源，后者的工作信号为连续或重复频率较低、脉冲上升前沿较缓的模拟信号，其频域特征为高频窄带敏感接收源。根据电磁兼容原理，在频率高于 10M~15MHz 范围内，印制板器件输入 / 输出端的空间耦合已变得相当强，因此对这两类器件必须结合屏蔽进行滤波，才能有效抑制印制板的辐射干扰耦合。与对机箱进行整体屏蔽相比，对印制板主要发射 / 敏感元件的屏蔽更为经济，是一种非常有效的治标措施。



开容电子技术有限责任公司在大量试验及工程应用的基础上，克服了模具制造、热处理等技术难关，研制了专用的印制板芯片屏蔽围框及系列屏蔽盖板，并已在通信、计算机、雷达、微波等多个领域获得应用，除此之外，屏蔽围框还可用于抑制芯片散热器的辐射发射。

屏蔽原理

芯片屏蔽：当芯片产生的辐射场入射到芯片屏蔽部件时，将在围框及盖板上产生感应电流，由于屏蔽围框的引脚焊接到印制板的地层，因而将干扰电流泄放到地层，达到了抑制芯片辐射干扰耦合的目的。

致电我们

电 话：(029)68590631 68590632 (西安) (0512)67998771 (苏州)

传 真：(029)68590663 邮 编：710077(西安) 215123(苏州)

销售邮箱：sales@emckairong.com (西安)
szsales@emckairong.com (苏州)

技术邮箱：techs@emckairong.com